

LGS 2696

Linear Gate and Stretcher

برای پذیرش یا عم پذیرش سیگنال
آنالوگ ورودی در بازه 0.1 - 10 V.

مدهای کاری:

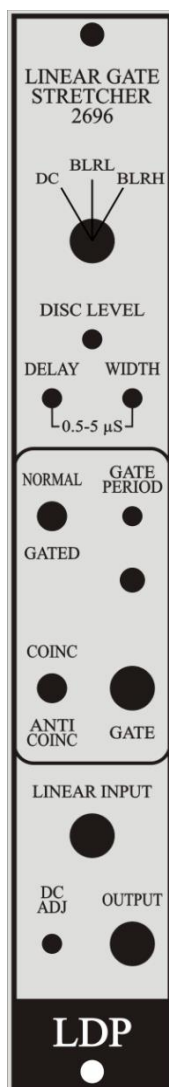
- ✓ Normal.
- ✓ Coincidence Gating.
- ✓ Anti Coincidence Gating.

قابلیت تنظیم زمان تاخیر بین پالس

خروجی نسبت به زمان Peak پالس

ورودی.

قابلیت تنظیم پهناس پالس خروجی.



پتانسیومتر ۱۰ دوری است که به عنوان
تبعیض گر سیگنال ورودی استفاده می شود
و محدوده تغییرات آن ، 0.1 - 1 V می باشد.

❖ کلید تعیین مد خروجی:

کلید دو وضعیتی برای انتخاب یکی از
حالت های Normal و Gate است.

❖ کلید تعیین مد همزمانی:

کلید دو وضعیتی برای انتخاب یکی از
حالت های Coincidence و Anti
Coincidence در حالت Gate است.

❖ Gate Period:

پتانسیومتر ۱۰ دوری است که برای
تنظیم پهنای پالس ورودی Gate در بازه
5 - 0.5 uSec به کار می رود.

❖ Delay:

پتانسیومتر ۱۰ دوری است که برای
تنظیم تاخیر بین پالس خروجی و زمان
Peak پالس ورودی در محدوده 5 - 0.5
uSec به کار می رود.

❖ Width:

پتانسیومتر ۱۰ دوری است که برای
تنظیم پهنای پالس خروجی در محدوده
5 - 0.5 uSec به کار می رود.

❖ ورودی ها

❖ INPUT:

کانکتوری از نوع BNC برای اعمال سیگنال
ورودی با مشخصات زیر است:

- زمان صعود : 10 uSec - 100 nSec.
- زمان نزول : 12 uSec - 100 nSec.
- محدوده دامنه: 0.1 - 10 V.
- امپدانس ورودی : 1000 Ω.

❖ Gate:

کانکتوری از نوع BNC برای اعمال سیگنال
کنترلی Gate که در جلوی دستگاه نصب
شده است.

❖ خروجی

❖ Output:

کانکتوری از نوع BNC است که سیگنال
خروجی با دامنه ای به اندازه دامنه پالس
ورودی است

مدل Linear Gate and Stretcher
LGS2696 شرکت LDP دستگاری است که
در آزمایش هایی که پهنای پالس ورودی در
آنها باید به اندازه مشخصی باشد به کار
می رود. خروجی LGS 2696 پالسی است با
دامنه معادل دامنه پالس ورودی است.
LGS 2696 در دو مد اصلی Normal و
Gate کار می کند. در مد Normal مقدار
Peak سیگنال ورودی تعیین و در خروجی
سیگنالی با دامنه Peak سیگنال ورودی
تولید می شود. در این حالت می توان Delay
بین Peak سیگنال ورودی و خروجی و
همچنین پهنای سیگنال خروجی را در بازه
زمانی 5 - 0.5 μS تنظیم کرد.

در مد Gate، LGS 2696 در دو حالت
Coincidence و Anti Coincidence کار
می کند. در این مد سیگنالی که به ورودی
Gate اعمال می شود در تولید سیگنال
خروجی تاثیرگذار است. با لبه بالارونده
سیگنال Gate سیگنال دیگری با پهنائی که
توسط پتانسیومتر Gate Period تعیین
می شود، تولید می شود. در حالت
Coincidence سیگنال خروجی هنگامی
تولید می شود که Peak سیگنال ورودی با
سیگنال Gate Period همپوشانی داشته
باشد. در حالت Anti Coincidence، سیگنال
خروجی هنگامی تولید می شود که پاسخ
Discriminator با سیگنال Gate Period
همپوشانی داشته باشد. می توان دو زیر
حالت مختلف کار می کند.

❖ ورودی های کنترلی

❖ سلکتور تعیین مد:

سلکتور سه وضعیتی جهت انتخاب مد
دستگاه در یکی از حالت های DC Couple،
Base Line Restorer Low و Base Line
Restorer High است.

❖ Disc Level: